

[NCS기반 채용 직무 설명자료]

한국전자통신연구원		분류 체계	구분	연구원 자체 직무분석을 통해 도출
채용 분야	일반연구		대분류	초성능
			중분류	인공지능 프로세서 및 양자컴퓨팅 원천기술
채용 예정 인원	1명 이내		소분류	양자컴퓨팅 기술 연구
기관 소개	한국전자통신연구원은 정보, 통신, 전자, 방송 및 관련 융합기술 분야의 핵심·미래기술을 연구개발하고, 성장동력 창출 및 성과확산을 통해 국가경제·사회 발전에 기여함			
전형 절차	서류전형 → 전공세미나(전공면접) → 종합면접(인성검사 포함) → 임용			
직무 수행 내용	○ (양자컴퓨팅 이론) 계산복잡도, 알고리즘, 회로이론, 결함허용, 제어, 큐비트 고성능화등 양자컴퓨팅 이론(수학, 전산, 물리 포함) 전 분야 연구개발 ○ (양자컴퓨팅 구현) 프로그래밍/컴파일러, 합성기, 운영체제, 제어기, 큐비트 구현등 양자컴퓨팅 시스템 구현(SW, HW 포함) 전 분야 연구개발			
근무지	한국전자통신연구원 본원(대전광역시 유성구 가정로 218 한국전자통신연구원)			
일반 요건	연령, 성별	○ 연령: 무관 ○ 성별: 무관		
	논문	○ 접수마감일 기준 최근 5년 이내의 SCIE급 이상 논문 혹은 이에 준하는 국제 학술대회 발표논문 실적 1건 이상 보유자 ※ 실적은 제1저자이거나 교신저자인 경우에만 인정		
	기타	○ 국가공무원법 제33조 및 연구원 규정에 의한 임용 결격사유가 없는 자		
교육 요건	학력	○ 석사이상 (2020년 3월 31일 까지 국내·외 석사학위 취득자 포함 (학위증명서 수여일 기준)) ※ 석사/박사 학위 취득예정자의 경우, 최종 합격 후 석사/박사 졸업증명서를 제출하지 못하는 경우 합격 취소		
관련 경력	○ 국가연구개발 사업 참여 유경험자			
필요 지식	○ (양자컴퓨팅 이론) 수학, 전산, 물리, 정보학 등 양자정보 및 양자컴퓨팅 관련 연구개발 수행을 위해 필요한 이론적 지식 등 ○ (양자컴퓨팅 구현) 결함허용 양자컴퓨팅 시스템의 동작원리, 각 구성요소의 구현방법론 및 연구개발 수행을 위해 필요한 SW/HW적 지식 등			
필요 기술	○ (양자컴퓨팅 이론) 양자컴퓨팅 주요 요소기술 및 구성요소의 모델링, 분석, 최적화 기술 등 ○ (양자컴퓨팅 구현) 양자컴퓨팅 시스템 구현을 위해 필요한 SW적(알고리즘구현, Python프로그래밍 등) 및 HW적(FPGA구현, 고속신호처리, 저온장비제어, 큐비트구현)기술 등			

직무 수행 태도	<ul style="list-style-type: none"> ○ 새로운 도전과 창의 ○ 선제적 변화 및 혁신 의지 ○ 연구협업을 위한 소통 및 협력
직업 기초 능력	<ul style="list-style-type: none"> ○ 의사소통능력, 대인관계능력, 수리능력, 문제해결능력, 자기개발능력, 자원관리능력, 조직이해능력, 정보능력, 기술능력, 직업윤리
기타	<ul style="list-style-type: none"> ○ 참고사이트 : www.ncs.go.kr ※ 위 내용은 NCS 미개발 직무로 한국전자통신연구원의 별도 직무분석을 통해 도출되었습니다. 향후 NCS 개발동향과 기관 주요사업 변경 등 내·외부 상황에 따라 변경될 수 있음을 양지하여 주시기 바랍니다. ○ 상기 직무는 지원자가 입사 시 수행할 대표 전문 분야의 직무이며, 입사 후 해당 직무 외 관련된 타 직무도 수행할 수 있습니다.