

# [NCS기반 채용 직무기술서(위촉연구원)]    **직할부서명** 서울SW-SoC융합R&BD센터

한국전자통신연구원		분 류 체 계	구분	연구원 자체 직무분석을 통해 도출
채용 분야	위촉연구원		대분류	국가 지능화 융합 기술
채용 예정 인원	1명		중분류	지능화 솔루션 기술개발로 제4차 산업혁명 실현
			소분류	국민생활과 밀접한 공공·산업 분야별 국가 지능화 융합 솔루션 개발
기관 소개	한국전자통신연구원은 정보, 통신, 전자, 방송 및 관련 융합기술 분야의 핵심·미래기술을 연구개발하고, 성장동력 창출 및 성과확산을 통해 국가경제·사회 발전에 기여함			
전형 절차	서류전형 → 전공세미나(전공면접) → 임용			
직무 수행 내용	○ (AI 모델 및 암호 알고리즘 분석) AI 모델들과 암호알고리즘의 세부 알고리즘 분석과 응용 기술 개발 ○ (HW 가속 로직 구현) 고속 처리로 특정된 알고리즘에 대한 VerilogHDL 구현 및 검증			
근무지	서울SW-SoC융합R&BD센터(경기도 성남시 분당구 대왕판교로 712번길 22)			
일반 요건	연령, 성별	○ 연령: 무관 ○ 성별: 무관		
	기타	○ 한국전자통신연구원 인사내규상 아래의 결격사유에 해당하지 아니한 자 1. 국가공무원법 제33조(결격사유) 각 호의 어느 하나에 해당하는 자 2. 법률에 의하여 공민권이 정지 또는 박탈된 자 3. 신체검사 결과 채용실격으로 판정된 자 4. 병역의무를 기피한 사실이 있는 자 5. 부패방지 및 국민권익위원회의 설치와 운영에 관한 법률 제82조에 따라 취업 제한 기간 중에 있는 자 6. 다른 공공기관에서 부정한 방법으로 채용된 사실이 적발되어 채용이 취소된 자 ○ 국가연구개발사업 참여 제한이 없는 자		
교육 요건	학력	○ 석·박사학위과정에 코스웍 중인 자로서 연구수행이 가능한 자 ※ 휴학생, 수료생 및 졸업생 지원 불가		
	전공	전자, 컴퓨터, 전산전공 등 관련 전공		
필요 지식	○ (AI 모델 분석) Python 및 C언어 지식, ML 및 DL 알고리즘 지식 ○ (암호 알고리즘 분석) 유한체 기반의 암호 알고리즘 지식 ○ (HW 가속기 구현) C언어 및 VerilogHDL 지식, 로직 Accelerator 지식			
필요 기술	○ (AI 모델 분석) 공개된 AI 프레임워크 활용 기술 ○ (암호 알고리즘 분석) 다항식 연산에 대한 효과적인 연산 알고리즘 비교 분석 기술 ○ (HW 가속기 구현) CPU-FPGA 활용 IDE와 SoC RTL 및 Front-end EDA 툴 활용 기술			

<b>직무 수행 태도</b>	<ul style="list-style-type: none"> <li>○ 새로운 도전과 창의</li> <li>○ 선제적 변화 및 혁신 의지</li> <li>○ 연구협업을 위한 소통 및 협력</li> </ul>
<b>직업 기초 능력</b>	<ul style="list-style-type: none"> <li>○ 의사소통능력, 대인관계능력, 수리능력, 문제해결능력, 자기개발능력, 자원관리 능력, 조직이해능력, 정보능력, 기술능력, 직업윤리</li> </ul>
<b>기타</b>	<ul style="list-style-type: none"> <li>○ 참고사이트 : <a href="http://www.ncs.go.kr">www.ncs.go.kr</a></li> <li>※ 위 내용은 NCS 미개발 직무로 한국전자통신연구원의 별도 직무분석을 통해 도출되었습니다. 향후 NCS 개발동향과 기관 주요사업 변경 등 내·외부 상황에 따라 변경될 수 있음을 양지하여 주시기 바랍니다.</li> <li>○ 상기 직무는 지원자가 입사 시 수행할 대표 전문 분야의 직무이며, 입사 후 해당 직무 외 관련된 타 직무도 수행할 수 있습니다.</li> </ul>